

모듈 제품 사양서

양산 / 개발 / 평가

제 품 명	LTA550HQ16-C
작성일자	2012. 07. 23

5.Signal Cable Pin Map.

작성일자	2011년 6월 13일	대상공정		적용 Model	LTA550HQ16-C
제 목	Signal Cable Pin Map.			작성부서	

[SIGNAL PIN MAP]

Pin	Symbol	Description	Pin	Symbol	Description
1	12V	DC power supply	26	Rx4[A]P	4 th , 8 th LVDS Signal +
2	12V	DC power supply	27	Rx4[B]N	4 th , 8 th LVDS Signal -
3	12V	DC power supply	28	Rx4[B]P	4 th , 8 th LVDS Signal +
4	12V	DC power supply	29	Rx4[C]N	4 th , 8 th LVDS Signal -
5	12V	DC power supply	30	Rx4[C]P	4 th , 8 th LVDS Signal +
6	N.C	Not Connect	31	GND	Ground
7	GND	Ground	32	Rx4CLK-	4 th , 8 th LVDS Clock -
8	GND	Ground	33	Rx4CLK+	4 th , 8 th LVDS Clock +
9	GND	Ground	34	GND	Ground
10	Rx2[A]N	2 nd , 6 th LVDS Signal -	35	Rx4[D]N	4 th , 8 th LVDS Signal -
11	Rx2[A]P	2 nd , 6 th LVDS Signal +	36	Rx4[D]P	4 th , 8 th LVDS Signal +
12	Rx2[B]N	2 nd , 6 th LVDS Signal -	37	N.C	Not Connect
13	Rx2[B]P	2 nd , 6 th LVDS Signal +	38	N.C	Not Connect
14	Rx2[C]N	2 nd , 6 th LVDS Signal -	39	GND	Ground
15	Rx2[C]P	2 nd , 6 th LVDS Signal +	40	SCL_I	I2C SCL
16	GND	Ground	41	SDA_I	I2C SDA
17	Rx2CLK-	2 nd , 6 th LVDS Clock -	42	3D_EN	3D_EN signal
18	Rx2CLK+	2 nd , 6 th LVDS Clock +	43	TCON_WP	Bus release
19	GND	Ground	44	N.C	Not Connect.
20	Rx2[D]N	2 nd , 6 th LVDS Signal -	45	N.C	Not Connect.
21	Rx2[D]P	2 nd , 6 th LVDS Signal +	46	N.C	Not Connect.
22	N.C	Not Connect	47	N.C	Not Connect.
23	N.C	Not Connect	48	3D_SYNC_I	ShutterGlass sync input signal
24	GND	Ground	49	3D_SYNC_O	ShutterGlass sync output signal
25	Rx4[A]N	4 th , 8 th LVDS Signal -	50	N.C	Not Connect
			51	N.C	Not Connect.

[SIGNAL 41PIN MAP]

Pin	Symbol	Description	Pin	Symbol	Description
1	12V	DC power supply	21	Rx1[D]P	1 st , 5 th LVDS Signal +
2	12V	DC power supply	22	N.C	Not Connect
3	12V	DC power supply	23	N.C	Not Connect
4	12V	DC power supply	24	GND	Ground
5	12V	DC power supply	25	Rx3[A]N	3 rd , 7 th LVDS Signal -
6	N.C	Not Connect	26	Rx3[A]P	3 rd , 7 th LVDS Signal +
7	GND	Ground	27	Rx3[B]N	3 rd , 7 th LVDS Signal -
8	GND	Ground	28	Rx3[B]P	3 rd , 7 th LVDS Signal +
9	GND	Ground	29	Rx3[C]N	3 rd , 7 th LVDS Signal -
10	Rx1[A]N	1 st , 5 th LVDS Signal -	30	Rx3[C]P	3 rd , 7 th LVDS Signal +
11	Rx1[A]P	1 st , 5 th LVDS Signal +	31	GND	Ground
12	Rx1[B]N	1 st , 5 th LVDS Signal -	32	Rx3CLK-	3 rd , 7 th LVDS Clock -
13	Rx1[B]P	1 st , 5 th LVDS Signal +	33	Rx3CLK+	3 rd , 7 th LVDS Clock +
14	Rx1[C]N	1 st , 5 th LVDS Signal -	34	GND	Ground
15	Rx1[C]P	1 st , 5 th LVDS Signal +	35	Rx3[D]N	3 rd , 7 th LVDS Signal -
16	GND	Ground	36	Rx3[D]P	3 rd , 7 th LVDS Signal +
17	Rx1CLK-	1 st , 5 th LVDS Clock -	37	N.C	Not Connect
18	Rx1CLK+	1 st , 5 th LVDS Clock +	38	N.C	Not Connect
19	GND	Ground	39	GND	Ground
20	Rx1[D]N	1 st , 5 th LVDS Signal -	40	N.C.	Not Connect
			41	N.C.	

5-2.Cable 사양

작성일자	2011년 6월 13일	대상공정		적용 Model	LTA550HQ16-C		
제 목	Cable 사양			작성부서			

[설비 SETTING 참조사항]

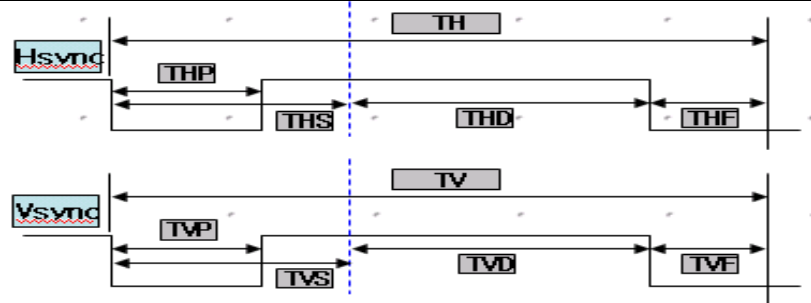


Converter Input & Output pin Configuration

CN1 CONNECTOR : 20022WR-14B1(YEONHO)

Pin No.	Symbol	Remark
1~5	VIN	Input Supply Voltage (24V)
6~10	GND	Power/Signal Ground
11	Error_Out	Operation Status Output Normal : GND, Abnormal : Open Collector
12	ENA	Converter On/Off Control Signal
13	V _{dim}	Internal Dimming Control Signal No Connection (In case of using V _{ex-dim} #14)
14	V _{ex-dim}	External Dimming Control Signal No Connection (In case of using V _{dim} #13)

6.제품 설비 구동 사양(TV)

작성일자		2011년 6월 13일		대상공정				적용 Model		LTA550HQ16-C			
제 목		제품 설비 구동 사양						작성부서					
NO.	PMS Variable	대분류	입력 값	입력 조건 값		NO.	PMS Variable	대분류	입력 값	입력 조건 값			
1	PRODUCT GROUP	제품 모델명	LTA550HQ16	Text 0~20Byte		15	THD	구동 TIMMING	960	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임 SINGLE은 제품,설비 동일 ※ NO.25 참조			
2	VDD_VOLT	C-PBA 구동전압사양	12	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)		16	THP		16				
3	VBL_VOLT	인버터 구동전압사양	24	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)		17	THS		32				
4	ADIM_VOLT	A-DIMMING 사양	3.3	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)		18	TH		1100				
5	PWN_DUTY	PWM DIMMING 사양		입력 값 ; 0~100% (인버터 타입의 필요시만 입력)		19	TVD	VERTICAL	1080	입력 값 ; 1 ~ 4095 (소수점 사용 없음)			
6	IP_SELECT	발란스보드 사양	CONVERTER	역위상-단측 = RP1 역위상-양측 = RP2 동위상-단측 = EP1 동위상-양측 = EP2 하나로 TV = HANARO		20	TVP		15				
7	LAMP_COUNT	LED 개수	172EA (86EAX2Bars)	입력 값 ; 1 ~ 100		21	TVS		30				
8	LAMP_CURRENT	LAMP CURRENT	-	입력 값 ; 0 ~ 100 (소수점 이하 한자리 적용)		22	TV		1125				
TOTAL_CURRENT			160mA	(소수점 이하 한자리 적용)									
9	DOT_CLOCK	DOT CLOCK(Mhz) 사양	74.25	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임 SINGLE은 제품,설비 동일 ※ NO.25 참조		■ 기존 작업사양서 대비 TIMING 입력값이 상이하니 상기 FORMAT에 대해서는 입력값 그대로 설비 SETTING할것							
10	FLICKER_TYPE	상단 3. 공정별 특이사항에서 확인 함 (① 화면반전 / ② 3D검사 ③ Flicker 및 특이사항 3.참조)				23	BIT	DATA BIT 사양	8	8 / 10 / 12			
11	SHAKE_SYNC	동기화 방식	-	미입력 = 사용안함 Hsync만 동기 필요시 : H Vsync만 동기 필요시 : V Hsync + Vsync 모두 필요시 : HV		24	BIST	BIST CONTROL 유.무	N	N / Y			
12	FLICKER_PAT	FLICKER TEST PATTERN	1*1	1*1 / 2*1 / 2*2		25	LCD_TYPE	구동 방식 사양	QUAD	SINGLE DUAL QUAD = DUAL 입력, QUAL 출력 모델 FULLQUAD = QUAD 입력 모델			
13	RESOLUTION	해상도	1920*1080			26	POL_TYPE	POL 사양	Anti GLARE	ANTI GLARE / GLARE			
14	HVS	HVS 사용 유.무	Y	N / Y		27	CUSTOMER	CUSTOMER	KONKA	Text 0~20Byte			

작성일자	2011년 6월 13일	대상공정		적용 Model	LTA550HQ16-C		
제 목	제품 설비 구동 사양			작성부서			

C-PBA & PANEL 구동사양

ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Power Supply Voltage	VDD	10.8	12.0	13.2	V	
Power Consumption	(a) Black	—	1080	1190	mA	
	(b)Checker	—	1110	1220	mA	
	(c) N-pattern	—	1790	1980	mA	
Vsync Frequency	fV	95	120	125	Hz	
Hsync Frequency	fH	107	135	140	kHz	
Main Frequency	fDCLK	259	297	330	MHz	
Rush Current	IRUSH	—	6	8	A	

BLU 구동사양

ITEM	SYMBOL	CONDITION			SPECIFICATION			UNIT
		Vin(V) (DC-IN)		IN-DIM (V)	MIN	TYP	MAX	
OUTPUT CURRENT	Io1~4 (I-MAX)	24V		3.3V		140		mA
	Io1~4 (I-MIN)	24V		0V		0		mA
INPUT CURRENT(MAX)	Iin(Max)	24V		3.3V		4.8A		Adc
INPUT CURRENT(MAX)	Iin (1hour Aging)	24V		3.3V		3.9A		Adc
POWER CONSUMPTION	P (after 1 hour aging)	24V		3.3V		95W		W